

J5	PIC 24F	IDE	I/O
01	RB2	1	DIGIN4
02	RF2	1	MAX232
03	RF6	2	EEPROM
04	RF3	2	MAX232
05	RF7	3	EEPROM
06	RG2	3	I2C
07	RF8	4	EEPROM
08	RG3	4	I2C
09	GND	50	
10	GND	50	
11	RB0	5	DIGIN2
12	RB1	5	DIGIN3
13	RB3	6	DIGIN5
14	RB4	6	DIGIN6
15	GND	50	
16	GND	50	
17	RE9	7	INTIN1
18	RE8	7	INTIN0
19	RD14	8	DIGIN14
20	RD15	8	DIGIN15
21	+3,3V	44	
22	+3,3V	44	
23	+5V	19	
24	+5V	19	
25	+9V	20	
26	+9V	20	
27	RG0	9	EEPROM
28	RF0	9	LCD
29	RG1	10	EEPROM
30	RF1	10	BUZZER
31			
32			
33	RG9	11	DIGIN11
34	RF4	11	MAX232
35	RG6	12	DIGIN8
36	RF5	12	MAX232
37	RG7	13	DIGIN9
38	RA2	13	DIGOUT2
39	RG8	14	DIGIN10
40	RA3	14	DIGOUT3
41	GND	50	
42	GND	50	
43	RB8	15	MUX0
44	RB9	15	MUX1
45	RA9	16	DIGOUT8
46	RA10	16	DIGOUT9
47	GND	50	
48	GND	50	
49	RA15	17	INTIN3
50	RA14	17	INTIN2
51	RF12	18	N.C.
52	RF13	18	EEPROM
53	+3,3V	44	
54	+3,3V	44	
55	+5V	19	
56	+5V	19	
57	+9V	20	
58	+9V	20	
59	--		
60	RG0	21	EEPROM
61	--		
62	RG1	22	EEPROM
63			
64			

J5	PIC 24F	IDE	I/O
65	RG15	23	DIGOUT15
66	RG13	23	LCD
67	RG12	24	LCD
68	RG14	24	DIGOUT14
69	RA0	25	DIGOUT0
70	RA1	25	DIGOUT1
71	RA4	26	DIGOUT4
72	RA5	26	DIGOUT5
73	RA6	27	DIGOUT6
74	RA7	27	DIGOUT7
75	RB6	28	ICD2
76	RB7	28	ICD2
77	RB5	29	DIGIN7
78	MCLR_1	29	MCLR
79	RB10	30	LCD
80	RB11	30	LCD
81	RB12	31	MUX2
82	RB13	31	MUX3
83	RB14	32	MUX4
84	RB15	32	MUX5
85	RC1	33	LCD
86	RC2	33	LCD
87	RC3	34	CONTIN0
88	RC4	34	CONTIN1
89	RC13	35	DIGIN1
90	RC14	35	DIGIN0
91	--		
92	--		
93	RD0	36	DIGOUT10
94	RD1	36	DIGOUT11
95	RD2	37	DIGOUT12
96	RD3	37	DIGOUT13
97	RD4	38	LCD
98	RD5	38	LCD
99	RD6	39	DIGIN12
100	RD7	39	DIGIN13
101	RD8	40	N.C.
102	RD9	40	N.C.
103	RD10	41	LCD
104	RD11	41	N.C.
105	RD12	42	N.C.
106	RD13	42	N.C.
107	+3,3V	44	
108	+3,3V	44	
109	RE0	45	LCD
110	RE1	45	LCD
111	RE2	46	LCD
112	RE3	46	LCD
113	RE4	47	LCD
114	RE5	47	LCD
115	RE6	48	LCD
116	RE7	48	LCD
117	--		
118	--		
119	GND	50	
120	GND	50	